



Contenido

1

Editorial

Técnicas de Diseño con Capacidad de Detección de Fallas para Circuitos Programables

Ing. Aquilino Cervantes Avila

3

9

**Estimación de Parámetros de Circuitos Impresos:
Un Estudio de Caso**

M. en I. Miguel Lindig Bos

**Optimización de Control Difuso Aplicando
Algoritmos Genéticos**

M. en C. Romeo Urbieto Parrazales

21

27

**La Lógica Difusa como Medio de Control
Optimizado en Sistemas de Disco Compacto**

M. en C. Miguel Angel Partida Tapia †

**Comparación de los Sistemas Convencionales de
Control y los Sistemas Difusos**

M. en C. Miguel Angel Partida Tapia †

32